

概述

SN74HC164 是一个 8 位串行输入/并行输出移位寄存器。该器件具有两个串行数据输入 (A 和 B) 和八个并行数据输出 (Q0 至 Q7)。

数据通过 A 或 B 串行输入。数据在时钟 (CLK) 输入的低电平到高电平转换时被移位。主复位输入 ($\overline{\text{CLR}}$) 为低电平时, 可清空寄存器并使所有输出为低电平, 而与其他输入无关。输入包括钳位二极管。该器件可以使用限流电阻器将输入接口到高于 V_{CC} 的电压。

特性

- 8 位 串行输入、并行输出移位
- 电源电压范围: 1.65V ~ 5.5V
- 低功耗: 8 μA (最大值)
- 低输入电流: 1 μA (最大值)
- 门控串行数据输入
- 异步复位
- 温度范围: -40°C ~ 125°C

应用

- IP 路由器
- 可编程逻辑控制器
- 企业和通信
- 工业
- 电器
- LED 显示器
- 输出扩展器

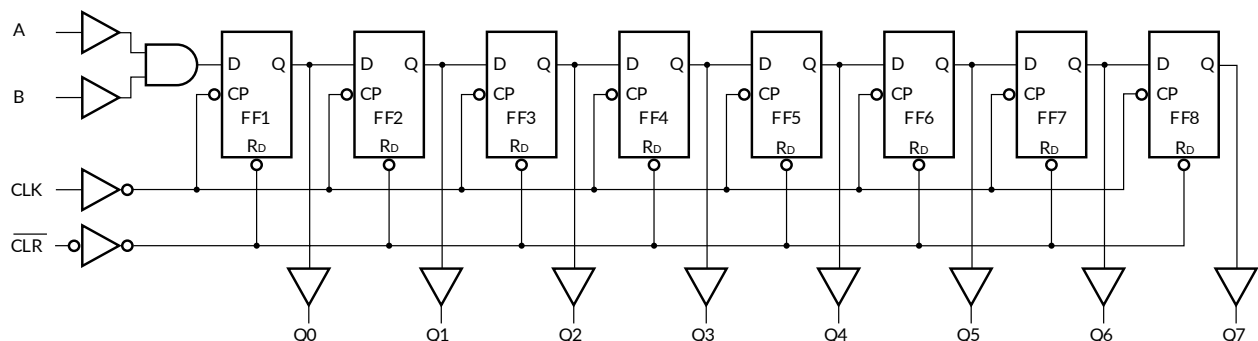
封装和订单说明 ⁽¹⁾

产品名称	订单型号	温度范围	封装类型	丝印 ⁽²⁾	MSL ⁽³⁾	包装规格
SN74HC164	SN74HC164DR	-40°C ~ 125°C	SOP14	HC164	MSL3	Tape and Reel, 4000

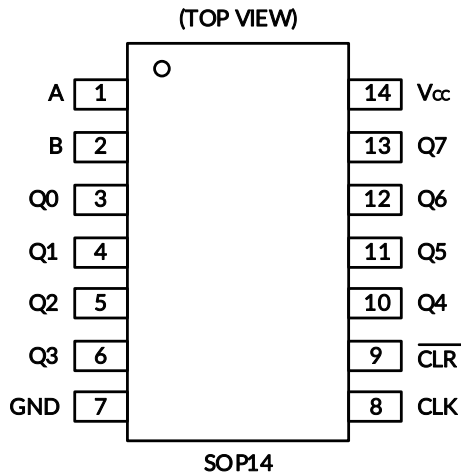
注意:

- (1) 该信息是当前版本的最新数据。这些数据如有更新, 将及时更新到我司官网, 恕不另行通知。
- (2) 丝印可能会有其他附加的代码, 用于产品的内控追溯 (包括数据代码和供应商代码) 或者标志产地。
- (3) MSL, 根据 JEDEC 行业标准分类的湿度敏感度等级。

功能框图



引脚定义和功能（顶视图）



引脚	引脚名称	I/O	功能说明
1	A	I	A 数据输入
2	B	I	B 数据输入
3,4,5,6,10,11,12,13	Q0~Q7	O	并行数据输出
7	GND	G	接地
8	CLK	I	时钟输入 (从低到高, 边沿触发)
9	$\overline{\text{CLR}}$	I	复位 (低电平有效)
14	V _{CC}	P	电源

功能表

工作模块	输入				输出	
	$\overline{\text{CLR}}$	CLK	A	B	Q0	Q1 to Q7
复位 (清除)	L	X	X	X	L	L to L
移位	H	↑	l	l	L	q0 to q6
	H	↑	l	h	L	q0 to q6
	H	↑	h	l	L	q0 to q6
	H	↑	h	h	H	q0 to q6

H = 高电平

h = 在低电平到高电平时钟跃变前一个建立时间的高电平

L = 低电平

l = 在低电平到高电平时钟跃变前一个建立时间的低电平

q = 小写字母表示在低电平到高电平时钟跃变前一个建立时间的参考输入状态

↑ = 从低到高时钟跃变

修订历史

注意: 更新前的版本页码可能与当前版本不同。

版本	更新日期	变更项目
Rev A.1	2026/05/27	正式版

绝对最大额定参数

在自然通风温度范围内（除非特别注明）⁽¹⁾

符号	参数	测试条件	最小值	最大值	单位
V_{CC}	电源电压范围		-0.5	6.5	V
I_{IK}	输入钳位电流	$V_I < -0.5\text{ V}$ or $V_I > V_{CC} + 0.5\text{ V}$		± 20	mA
I_{OK}	输出钳位电流	$V_O < -0.5\text{ V}$ or $V_O > V_{CC} + 0.5\text{ V}$		± 20	mA
I_O	输出电流	$-0.5\text{ V} < V_O < V_{CC} + 0.5\text{ V}$		± 25	mA
I_{CC}	电源电流			50	mA
I_{GND}	接地电流		-50		mA

结至环境热阻参数

	参数	最小值	最大值	单位
θ_{JA}	结至环境热阻 ⁽²⁾	SOP14	105	°C/W

温度参数

	参数	最小值	最大值	单位
温度参数	结温, T_J ⁽³⁾	-40	150	°C
	储存温度范围, T_{stg}	-65	150	

ESD 等级

以下 ESD 信息仅针对在防静电保护区内操作的敏感设备。

	标称值	单位	 ESD 灵敏性警告 ESD 损坏的范围可以从细微的性能下降到完全的设备失效。 精密集成电路可能更容易受到损坏，因为非常小的参数变化有可能导致器件不符合其公布的参数规格。
人体模型 (HBM)	±2000	V	
带电器件模型 (CDM)	±1000		
机械模型 (MM)	±200		

注意:

- 这里只表示产品在测试条件下得到的极限值，并不表示产品在这些条件下或者其他超出规格限定的参数条件下能够正常工作，超过上述绝对最大额定值所规定的范围将对产品造成损害，无法预测产品在上述条件外的工作状态。如果产品长期在上述条件外的条件下工作，可能影响产品性能。
- 封装热阻抗根据 JESD-51 标准计算。
- 最大功耗是有关 $T_{J(MAX)}$ 、 $R_{\theta JA}$ 和 T_A 的函数。任意环境温度下的最大功耗为 $P_D = (T_{J(MAX)} - T_A) / R_{\theta JA}$ 。适用于直接焊接到 PCB 上的封装。

推荐工作条件

电压以 GND (0V) 为基准。

参数	符号	测试条件	最小值	典型值	最大值	单位
电源电压	V_{CC}		1.65		5.5	V
输入电压	V_I		0		V_{CC}	V
输出电压	V_O		0		V_{CC}	V
输入转换上升或下降速率 ($\Delta t/\Delta v$)	Data inputs	$V_{CC}=1.65V$ to 1.95V			20	ns/V
		$V_{CC}=2.3V$ to 2.7V			20	
		$V_{CC}=3V$ to 3.6V			10	
		$V_{CC}=4.5V$ to 5.5V			5	
自然通风条件下的工作温度范围	T_A		-40		125	°C

典型电气参数

在自然通风温度范围内（除非特别注明）

参数	符号	测试条件	V_{CC}	温度	最小值 ⁽¹⁾	典型值 ⁽²⁾	最大值 ⁽¹⁾	单位
高电平输入电压	V_{IH}	$V_{CC}=1.65V$ to 1.95V			$0.7 \times V_{CCI}$			V
		$V_{CC}=2.3V$ to 2.7V		全温	1.7			
		$V_{CC}=3V$ to 3.6V			2			
		$V_{CC}=4.5V$ to 5.5V			$0.7 \times V_{CCI}$			
低电平输入电压	V_{IL}	$V_{CC}=1.65V$ to 1.95V					$0.3 \times V_{CCI}$	V
		$V_{CC}=2.3V$ to 2.7V		全温			0.7	
		$V_{CC}=3V$ to 3.6V					0.8	
		$V_{CC}=4.5V$ to 5.5V					$0.3 \times V_{CCI}$	
高电平输出电压	V_{OH}	$V_I = V_{IH}$ or V_{IL}						V
		$I_O = -100 \mu A$	1.65V to 5.5V	全温	$V_{CC}-0.1$			
		$I_O = -4 \text{ mA}$	3V		1.2			
		$I_O = -8 \text{ mA}$	3.3V	全温	1.9			
		$I_O = -10 \text{ mA}$	5.5V		3.8			
低电平输出电压	V_{OL}	$V_I = V_{IH}$ or V_{IL}						V
		$I_O = 100 \mu A$	1.65V to 5.5V	全温			0.1	
		$I_O = 4 \text{ mA}$	3V				0.45	
		$I_O = 8 \text{ mA}$	3.3V	全温			0.4	
		$I_O = 10 \text{ mA}$	5.5V				0.55	
输入漏电流	I_I	$V_I=5.5V$ or GND	0V to 5.5V	全温			± 1	μA
电源电流	I_{CC}	$V_I=5.5V$ or GND; $I_O=0$	1.65V to 5.5V	全温			8	μA
输入电容	C_I			25°C		6		pF

(1) 极限值是在 25°C 条件下进行的 100% 生产测试。通过使用统计质量控制 (SQC) 方法的相关性来确保工作温度范围的限制。

(2) 典型值表示在表征时确定的最可能的参数规范。实际典型值可能随时间变化，也将取决于应用和配置。

开关特性

测试条件为：GND = 0 V; $t_r = t_f = 6 \text{ ns}$; $C_L = 50 \text{ pF}$ ，除特别注明。

符号	参数	测试条件	25°C ⁽¹⁾			-40°C to +125°C ⁽¹⁾			单位
			最小值	典型值	最大值	最小值	典型值	最大值	
$t_{pd}^{(2)}$	传播延迟	CLK to Qn							
		$V_{CC} = 1.8 \text{ V} \pm 0.15 \text{ V}$		34				68	ns
		$V_{CC} = 2.5 \text{ V} \pm 0.2 \text{ V}$		24				48	
		$V_{CC} = 3.3 \text{ V} \pm 0.3 \text{ V}$		18				36	
		$V_{CC} = 5 \text{ V} \pm 0.5 \text{ V}$		14				28	
t_{PHL}	由高到低传播延迟	$\overline{\text{CLR}}$ to Qn							
		$V_{CC} = 1.8 \text{ V} \pm 0.15 \text{ V}$		24				48	ns
		$V_{CC} = 2.5 \text{ V} \pm 0.2 \text{ V}$		14				28	
		$V_{CC} = 3.3 \text{ V} \pm 0.3 \text{ V}$		10				20	
		$V_{CC} = 5 \text{ V} \pm 0.5 \text{ V}$		8				16	
$t_t^{(3)}$	转换时间	$V_{CC} = 1.65 \text{ V}$		19				60	ns
		$V_{CC} = 4.5 \text{ V}$		7				22	
		$V_{CC} = 5.5 \text{ V}$		6				20	
t_w	脉冲宽度	CLK High or Low							
		$V_{CC} = 1.65 \text{ V}$	110			110			ns
		$V_{CC} = 4.5 \text{ V}$	22			22			
		$V_{CC} = 5.5 \text{ V}$	19			19			
		CLR LOW							
		$V_{CC} = 1.65 \text{ V}$	110			110			ns
		$V_{CC} = 4.5 \text{ V}$	22			22			
		$V_{CC} = 5.5 \text{ V}$	19			19			
t_{rec}	恢复时间	$\overline{\text{CLR}}$ to CLK							
		$V_{CC} = 1.65 \text{ V}$	50			50			ns
		$V_{CC} = 4.5 \text{ V}$	10			10			
		$V_{CC} = 5.5 \text{ V}$	9			9			
t_{su}	建立时间	A, and B to CLK							
		$V_{CC} = 1.65 \text{ V}$	55			55			ns
		$V_{CC} = 4.5 \text{ V}$	11			11			
		$V_{CC} = 5.5 \text{ V}$	10			10			
t_h	保持时间	A, and B to CLK							
		$V_{CC} = 1.65 \text{ V}$	3			3			ns
		$V_{CC} = 4.5 \text{ V}$	3			3			
		$V_{CC} = 5.5 \text{ V}$	3			3			
f_{max}	最大频率	For CLK							
		$V_{CC} = 1.65 \text{ V}$	4			4			MHz
		$V_{CC} = 4.5 \text{ V}$	20			20			
		$V_{CC} = 5.5 \text{ V}$	24			24			
$C_{PD}^{(4)}$	功耗电容	per package; $V_I = \text{GND to } V_{CC}$		115					pF

注意：

- (1) 该参数由设计和/或特性确定，不在生产中进行测试。
- (2) t_{PLH} 和 t_{PHL} 与 t_{pd} 相同。
- (3) t_{TLH} 和 t_{THL} 与 t_t 相同。
- (4) C_{PD} 用于确定动态功耗 (P_D 单位为 μW)。

$P_D = C_{PD} \times V_{CC}^2 \times f_i \times N + \sum (C_L \times V_{CC}^2 \times f_o)$ 其中：

f_i = 输入频率，单位为MHz；

f_o = 输出频率，单位为MHz；

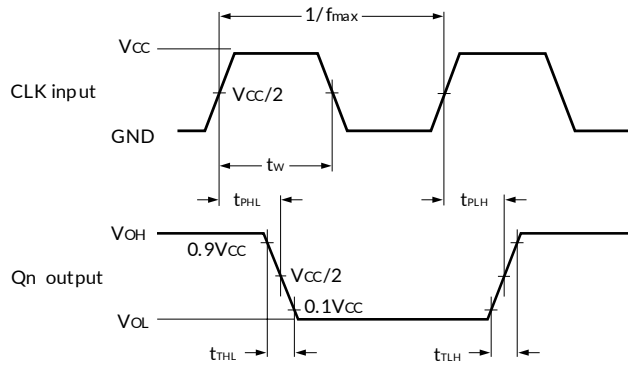
$\sum (C_L \times V_{CC}^2 \times f_o)$ = 输出总和；

C_L = 输出负载电容，单位为pF；

V_{CC} = 电源电压，单位为V；

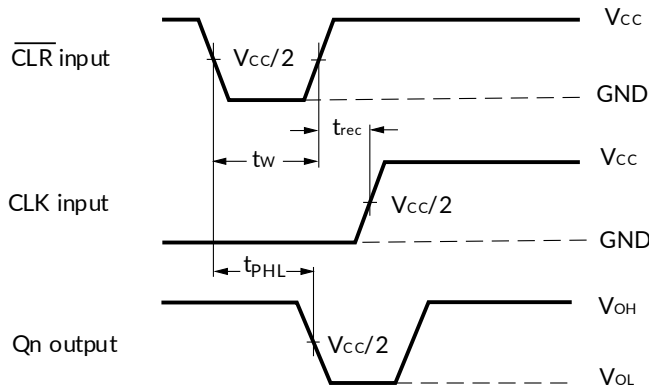
N = 切换的输入数量。

参数测量信息



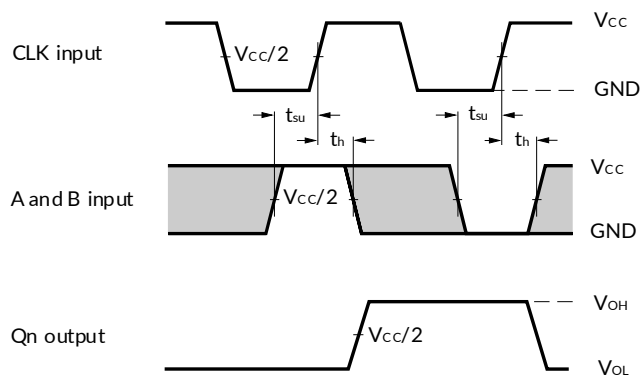
V_{OL} 和 V_{OH} 是随输出负载产生的典型输出电平。

图 1. 时钟 (CLK) 到输出 (Qn) 传播延迟、时钟脉冲宽度、输出转换时间和最大时钟频率的波形



V_{OL} 和 V_{OH} 是随输出负载产生的典型输出电平。

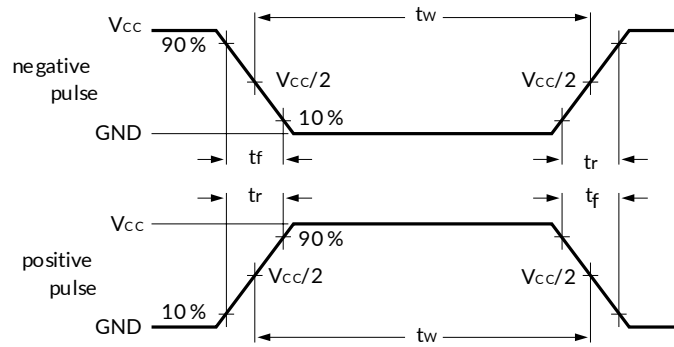
图 2. 复位 ($\overline{CLR}$) 脉冲宽度、复位到输出 (Qn) 传播延迟和复位到时钟 (CLK) 移除时间的波形



V_{OL} 和 V_{OH} 是随输出负载产生的典型输出电平。

阴影区域表示何时允许更改输入以实现可预测的输出性能。

图 3. A 和 B 输入的数据建立和保持时间的波形



测试数据见表 1。

定义测试电路：

R_T = 终端电阻应等于脉冲发生器的输出阻抗

Z_{Oo}

C_L = 负载电容，包括夹具和探头电容。

图 4. 用于测量开关时间的测试电路

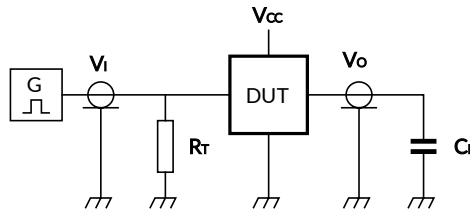
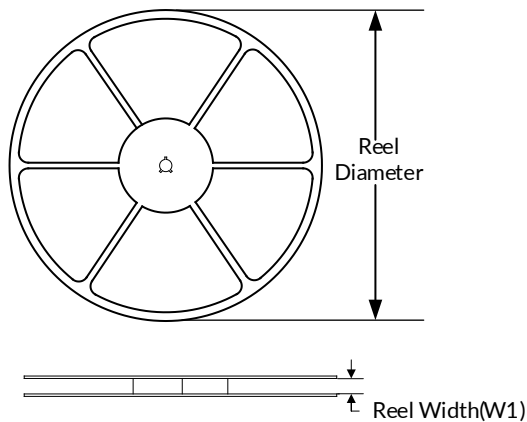


表 1. 测试数据

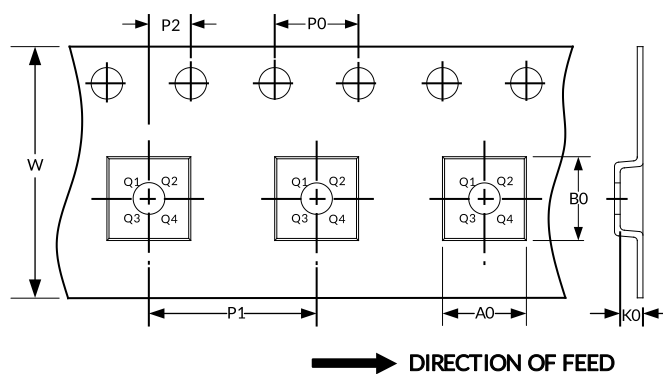
测试	输入		负载
	V_i	t_r, t_f	C_L
t_{PHL}/t_{PLH}	V_{CC}	6ns	15pF, 50pF

包装规格尺寸

REEL DIMENSIONS



TAPE DIMENSION



注意：图片仅供参考。请以实物为标准。

关键参数表

Package Type	Reel Diameter	Reel Width (mm)	A0 (mm)	B0 (mm)	K0 (mm)	P0 (mm)	P1 (mm)	P2 (mm)	W (mm)	Pin1 Quadrant
SOP14	13"	16.4	6.60	9.30	2.10	4.0	8.0	2.0	16.0	Q1

注意：

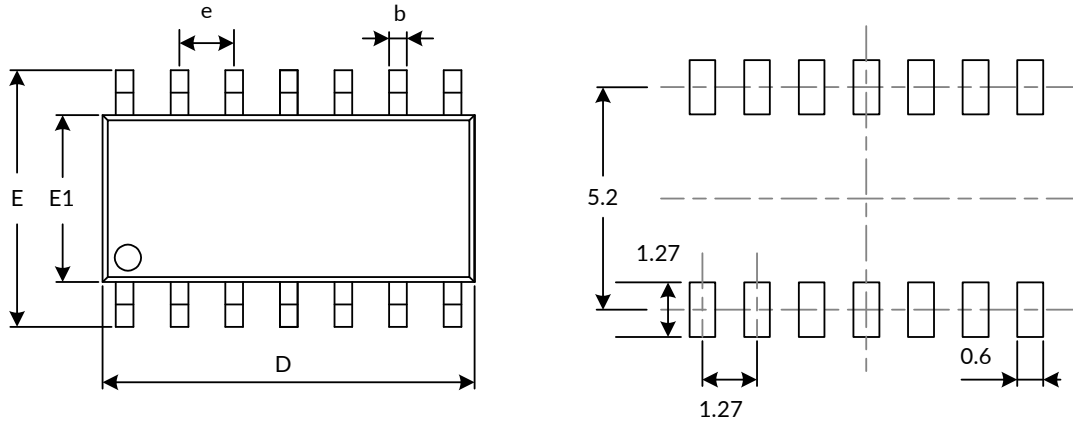
1. 所有尺寸均为标称尺寸。
2. 不包括每边最大 0.15 毫米的塑封料或金属突起。

封装规格尺寸

注意：

1. 不包括每侧最大 0.15mm 的塑封料或金属突起。
2. BSC（基本中心间距），“基本”间距为标称间距。
3. 本图如有更改，恕不另行通知。

SOP14⁽³⁾



RECOMMENDED LAND PATTERN (Unit: mm)

符号	尺寸 (单位: 毫米)		尺寸 (单位: 英寸)	
	最小值	最大值	最小值	最大值
A ⁽¹⁾		1.750		0.069
A1	0.100	0.250	0.004	0.010
A2	1.300	1.500	0.051	0.059
b	0.390	0.470	0.015	0.019
c	0.200	0.240	0.008	0.009
D ⁽¹⁾	8.550	8.750	0.336	0.344
e	1.270(BSC) ⁽²⁾		0.050(BSC) ⁽²⁾	
E	5.800	6.200	0.228	0.244
E1 ⁽¹⁾	3.800	4.000	0.150	0.157
L	0.500	0.800	0.020	0.031
θ	0°	8°	0°	8°